

参 考 文 献

- [1] Chen S M, Tan J M. Handling multi - criteria fuzzy decision - making problems based on vague set theory[J]. Fuzzy Sets and Systems, 1994, 67(2):163-172
- [2] Hong D H, Choi C H. Multi-criteria fuzzy decision-making problems based on vague set theory[J]. Fuzzy Sets and Systems, 2000, 114:103-113
- [3] Liu H W, Wang G J. Multi - criteria decision - making methods based on intuitionistic fuzzy sets[J]. European Journal of Operational Research, 2007, 179(1):220-233
- [4] 徐泽水. 直觉模糊偏好信息下的多属性决策途径[J]. 系统工程理论与实践, 2007, 11:62-71
- [5] Chiclana F, Herrera F, Herrera-Viedma E. Integrating three representation models in fuzzy multipurpose decision making based on fuzzy preference relations[J]. Fuzzy Sets and Systems, 1998, 97(1):33-48
- [6] Ishihuchi H, Tanaka M. Multiobjective programming in optimization of the interval objective function[J]. European Journal of Operation Research, 1990, 48:219-225
- [7] 尤天慧, 樊治平. 区间数多指标决策的一种 TOPSIS 方法[J]. 东北大学学报:自然科学版, 2002, 23(2):840-843
- [8] Zadeh L A F. The Concept of a Linguistic Variable and Its Application to App-roximate Reasoning [J]. Information Science, 1975, 8 (2):199-249, 8 (3):301-357, 9(1):43-80
- [9] 张善文, 李晓曼, 雷英杰. 多值直觉模糊集定义[J]. 计算机科学, 2008, 35(1):176-177
- [10] 周启海, 吴红玉. 知识发现与数据挖掘中平均信息测度的创新方法——组合平均[M]. 2006 年科协年会
- [11] 李艳红, 迟忠先, 阎德勤. Vague 相似度量与 Vague 熵[J]. 计算机科学, 2002, 29(12):129-132

(上接第 294 页)

结束语 本文结合 LongtiumC2 处理器设计, 着重对高性能译码控制核心设计、流水线设计、低功耗设计及系统级验证方法几个方面进行论述。分别提出了 PLA 与微操作相结合的控制通路设计方案、并行指令译码器设计方案、基于微操作的指令指针跟踪方案、低功耗指令译码器和微内核设计方案和微处理器系统级验证方案。目前, 这些技术都已在 LongtiumC2 微处理器上成功实现, 为国产嵌入式微处理器的设计积累了宝贵的经验。

参 考 文 献

- [1] 贾琳, 樊晓桢. 32 位 RISC 微处理器流水线设计[J]. 计算机工程与应用, 2005, 14:115-117
- [2] Patterson D A, Hennessy J. Computer Architecture: A Quantitative Approach[M]. Fourth Edition, Morgan Kaufmann Publisher Inc., 2006: B1-B47
- [3] 李三立, 李亚民. RISC 单发射和多发射体系结构[M]. 北京: 清华大学出版社, 1994: 10-30
- [4] 刘诗斌, 高德远, 樊晓桢, 等. 一种嵌入式 MPU 指令译码器设计[J]. 西北工业大学学报, 2001, 2:1-5
- [5] 居小波, 李志斌, 宁兆熙, 等. 一种新型 CISC 微处理器指令译码器设计方法[J]. 微电子学, 2003, 4:154-156
- [6] Stevens K S. An Asynchronous Instruction Length Decoder[J]. Solid state circuits. IEEE, February 2001:217-226
- [7] 张盛兵, 高德远. NRS4000 微处理器的可测试性设计[J]. 西北工业大学学报, 1999, 3:344-349
- [8] 王巍, 高德远. NRS4000 的取指单元的设计[J]. 航空电子技术, 1998, 3:1-4
- [9] 王得利, 高德远. 兼容 X86 指令的 32 位乘法器的分析与设计[J]. 计算机应用研究, 2008, 3:1254-1267
- [10] Magnusson P S, Christensson M, Eskilson J, et al. Simics: A Full System Simulation Platform[J]. Computer, 2002, 35(2):50-58

重视中、英文摘要的编写

国内外公开发行的标准化科技期刊中的文摘已成为科技论文的重要组成部分, 读者可根据文摘提供的信息考虑是否阅读、引用原文; 如能被利用, 才能体现文章的学术价值, 提高原文的引用频次。如此看出学术文章中文摘的重要性, 它所起的作用不可替代。

1. 中文摘要一般为 200~300 字, 英文文摘的长度一般不超过 250 words, 不少于 150 words。

2. 摘要中不涉及图、表、化学结构式以及非公知公用的符号和术语。关键词一般为 3~8 个, 每个关键词首字母大写。

3. 文摘是对文献进行主题分析, 以此体现主题概念、主题内容等该篇文献最重要的信息, 使读者在没有看到全文的情况下, 能够很清楚地了解到该篇文献的中心思想。

4. 文摘语言简洁, 避免重复的单元与措辞; 文摘中的缩写名称在第一次出现时用全称。文字描述中减少对背景信息的介绍; 文摘中不涉及该文献谈及的未来计划; 首句不得简单重复题名中已有的信息。

5. 文摘包含的信息量要完整, 包括目的、过程及方法、结果三方面内容。英文文摘与中文文摘一致, 并使用过去时态叙述作者工作, 现在时态叙述作者结论。